

Curriculum Vitae

INFORMAZIONI PERSONALI

Nome ANTONIO
Cognome CATALIOTTI
Recapiti DIPARTIMENTO DI ENERGIA, INGEGNERIA DELL'INFORMAZIONE E MODELLI MATEMATICI (DEIM)
Telefono 091-23860270
E-mail antonio.cataliotti@unipa.it

AMBITI DI RICERCA

Profilo scientifico

del prof. ing. antonio cataliotti

Nato a Palermo il 25/10/67 separato tre figli

1992 Laurea in Ingegneria Elettrica 110/110 e lode

1993-1994 Ufficiale di Complemento su Nave San Marco

1995 - 1996 Borse COMETT, free-movers Socrates/Erasmus e AEI Isabella Sassi Bonadonna

1998 Dottorato in Ingegneria Elettrica

GRANT

- **Borsa COMETT** per il periodo di tre mesi trascorsi alla Siemens (13/3/1995 - 15/6/1995).
- **Borsa di studio AEI Isabella Sassi Bonadonna 1996** per un anno di perfezionamento all'estero (ottobre 1996- ottobre 1997) presso l'Institut für Regelungstechnik Technische Universität Braunschweig .
- **Borsa di studio come free-movers Socrates/Erasmus** di tre mesi (10/10/1996 - 10/01/1997).
- Borse di studio (1 dicembre 1997 - 20 marzo 1998) (18/10 - 25/10/1998; 11/01 - 15/01/1999; 07/04 - 16/04/1999; 05/07 - 09/07/1999; 22/07 - 23/07/1999) presso il CRIS - ANSALDO Trasporti di Napoli.
- **Visiting Scientist Program (VSP) Grant Number N00014-08-1-4031** (9 maggio 2008 - 18 maggio 2008) presso il Worcester Polytechnic Institute United States (Prof. A.E.Emanuel). La borsa è stata finanziata da Office of Naval Research Global (ONRG).

ATTIVITA' DI RICERCA E DIDATTICA

1998 Ricercatore a contratto presso il Centro per la Ricerca Elettronica in Sicilia

2000 Ricercatore universitario "Sistemi elettrici per l'energia"

2005 Professore di seconda fascia "Misure Elettriche e Elettroniche" (ING-INF/07). Docente corsi di laurea triennale, specialistica, master I e II livello.

2018 Professore di prima fascia "Misure Elettriche e Elettroniche" (ING-INF/07).

Tutor di n° 5 assegnisti di ricerca , n°8 dottorandi e n° 6 borsisti

PRODUZIONE SCIENTIFICA

Complessivamente nelle sue attività di ricerca il Prof. Antonio Cataliotti ha prodotto ad oggi 227 lavori scientifici, di cui:

- N° 58 articoli pubblicati su riviste internazionali di cui 52 su riviste ISI.
- N°2 brevetti internazionali pubblicati ed accettati.

Ha inoltre svolto curato la redazione di:

- N°15 report di attività di ricerca svolte in collaborazione con industrie italiane ed estere.
- N°1 testo universitario.
- N°1 norma internazionale.

Numero totale di citazioni (Scopus): 1725; H-index, h (Scopus): 24

ATTIVITA' DI REVISIONE

Il Prof. Antonio Cataliotti è *Associate Editor* dal novembre del 2014 della rivista internazionale IEEE TRANSACTION ON POWER DELIVERY.

Inoltre è revisore di diverse riviste internazionali.

RESPONSABILE PROGETTI DI RICERCA:

- 2008 *Visiting Scientist Program* Office of Naval Research Global (USA) - Worcester Polytechnic Institute (Prof. A.E.Emanuel):Improvement of metrological performances of current measurement transformers in the presence of harmonic distortion
- *Contratti di ricerca da STMicroelectronics dal 2008 ad oggi*: Arc Fault Circuit Interrupter, Lo studio e la caratterizzazione di reti di accoppiamento in Media Tensione per dispositivi ST Power Line Modem e relativa comunicazione dati; Verifica di affidabilità di moduli IPM in presenza di disturbi elettromagnetici e valutazione elettromagnetica del loro layout interno nell'ambito del Progetto Indesit; Sviluppo e verifica sperimentale di sistemi di accoppiamento in Media Tensione (MT) per dispositivi ST Power Line Modem sia per comunicazione MT-MT che MT- bassa tensione, Smart grid
- 2011 -2013 *PRIN2009*: Studio e sviluppo di nuove strategie per la realizzazione di campioni di potenza ed energia in presenza di distorsione armonica
- 2011- 2014 *PO-FESRSicilia2007-2013Mis.4.1.1.1*:Reti Elettriche Intelligenti per la Penetrazione delle Energie Rinnovabili nei Sistemi Elettrici delle Isole minori
- 2012 - 2014 *PO-FESRSicilia2007-2013Mis.4.1.1.2*:Sviluppo E Realizzazione di Prototipi di Inverter per impianti fotovoltaici a Concentrazione

- **Invited speaker and member dell' International Brainstorm Workshop: Techniques for Assessing Harmonic Emissions from Customers** che si è svolto in Cina dal 26 giugno al 29 giugno 2017. Tale Workshop è stato organizzato dal Prof. Wilsun Xu University of Alberta (Canada) Editor in Chief, IEEE Transactions on Power Delivery, dal Prof. Igor Papic University of Ljubljana (Slovenia) Chair del WG: Continuous assessment of low order harmonic emissions from customer installations del CIGRE/CIGRE e dal Prof. X. Xiao Sichuan University (Cina) ed è stato interamente sponsorizzato dalla Sichuan University (Cina).
- **Invited speaker** al panel session da parte del Prof. Igor Papic University of Ljubljana (Slovenia) Chair del WG: Continuous assessment of low order harmonic emissions from customer installations del CIGRE/CIGRE che si svolgerà l'anno prossimo a Portland (USA) (PES GM2018) dal titolo: Methods for online customer harmonic emission assessment – theory, modeling, simulation, implementation per presentare i risultati della sua proposta di identificazione delle sorgenti di disturbo: "Harmonic sources detection in power systems based on nonactive powers".
- **Invited professor** by Sichuan University - College of Electrical Engineering and Information Technology to submit a Bachelor-level course on SMART GRIDS AND DEDICATED MEASUREMENT SYSTEMS (16 academic hours). *June 30th - July 13th 2019 University Immersion Program (UIP) Sichuan University*
-

BREVETTI INTERNAZIONALI PER INVENZIONE INDUSTRIALE

- R. Fiorelli, A. Cataliotti, D. Di Cara, G. Tinè, "Coupling circuit for power line communications" (Interfacce di accoppiamento per transceiver di comunicazione su linee di potenza) Classificazione internazionale: H04B3/56, Assegnatario: STMICROELECTRONICS S.R.L. Codice fiscale: 09291380153 Indirizzo: Agrate Brianza (MB), Priority date: 22/12/2010, depositato prima in Italia N° VA2010A000098 e poi a livello internazionale pubblicato ottobre 2013 codici: WO/2012/085059 (mondiale) - PCT/EP2011/073554 (europeo) - US2013257560 (A1) (USA). Grant Number: 08896393 Grant Date: 25.11.2014
- Privitera G., Cataliotti A, Cosentino V., Artale G., "Arc fault detection equipment and method using low frequency harmonic current analysis". US9025287, Assegnatario: STMICROELECTRONICS S.R.L., Agrate Brianza (MB) (IT), Application Number: 13719698, Application Date: 19.12.2012; Publication Number: 20140168843, Publication Date: 19.06.2014; Grant Number: 09025287 Grant Date: 05.05.2015